# Формулы получения данных датчиков для Виалона

|  |  |  |  |
| --- | --- | --- | --- |
| № п.п | Start, bit | Length, bit | Формула |
| 1 | 0 | 10 | adc7:2\*const512+adc7:1\*const256+adc8 |
| 2 | 0 | 12 | adc7:4\*const2048+adc7:3\*const1024+adc7:2\*const512+adc7:1\*const256 + adc8 |
| 3 | 0 | 16 | adc7\*const256+adc8 |
| 4 | 10 | 10 | adc6:4\*const512+adc6:3\*const256+adc6:2\*const128+adc6:1\*const64+adc7:8\* const32+adc7:7\*const16+adc7:6\*const8+adc7:5\*const4+adc7:4\*const2+adc7:3 |
| 5 | 10 | 12 | adc6:6\*const2024+adc6:5\*const1024+adc6:4\*const512+adc6:3\*const256+adc6:2\*const128+adc6:1\*const64+adc7:8\*const32+adc7:7\*const16+adc7:6\*const8+adc7:5\*const4+adc7:4\*const2+adc7:3 |
| 6 | 12 | 6 | adc6:2\*const32+adc6:1\*const16+adc7:8\*const8+adc7:7\*const4+adc7:6\*const2+adc7:5 |
| 7 | 12 | 12 | adc6\*const16+adc7:8\*const8+adc7:7\*const4+adc7:6\*const2+adc7:5 |
| 8 | 16 | 12 | adc5:4\*const2048+adc5:3\*const1024+adc5:2\*const512+adc5:1\*const256+adc6 |
| 9 | 18 | 12 | adc5:6\*const2048+adc5:5\*const1024+adc5:4\*const512+adc5:3\*const256+adc5:2\*const128+adc5:1\*const64+adc6:8\*const32+adc6:7\*const16+adc6:6\*const8+adc6:5\*const4+adc6:4\*const2+adc6:3 |
| 10 | 20 | 10 | adc5:6\*const512+adc5:5\*const256+adc5:4\*const128+adc5:3\*const64+adc5:2\*const32+adc5:1\*const16+adc6:8\*const8+adc6:7\*const4+adc6:6\*const2+adc6:5 |
| 11 | 20 | 12 | adc5\*const16+adc6:8\*const8+adc6:7\*const4+adc6:6\*const2+adc6:5 |
| 12 | 20 | 16 | adc4:4\*const32768+adc4:3\*const16384+adc4:2\*const8192+adc4:1\*const4096+adc5\*const16 adc6:8\*const8+adc6:7\*const4+adc6:6\*const2+adc6:5 |
| 13 | 22 | 8 | adc5:6\*const128+adc5:5\*const64+adc5:4\*const32+adc5:3\*const16+adc5:2\*const8+adc5:1\*const4+adc6:8\*const2+adc6:7 |
| 14 | 22 | 12 | adc4:2\*const2048+adc4:1\*const1024+adc5\*const4+adc6:8\*const2+adc6:7 |
| 15 | 24 | 12 | adc4:4\*const2048+adc4:3\*const1024+adc4:2\*const512+adc4:1\*const256+adc5 |
| 16 | 30 | 10 | adc4\*const4+adc5:8\*const2+adc5:7 |
| 17 | 30 | 12 | adc3:2\*const2048+adc3:1\*const1024+adc4\*const4+adc5:8\*const2+adc5:7 |
| 18 | 30 | 16 | adc3:6\*const32768+adc3:5\*const16384+adc3:4\*const8192+adc3:3\*const4096+adc3:2\*const2048+adc3:1\*const1024+adc4\*const4+adc5:8\*const2+adc5:7 |
| 19 | 32 | 8 | adc4 |
| 20 | 32 | 10 | adc3:2\*const512+adc3:1\*const256+adc4 |
| 21 | 34 | 12 | adc3:6\*const2048+adc3:5\*const1024+adc3:4\*const512+adc3:3\*const256+adc3:2\*const128+adc3:1\*const64+adc4:8\*const32+adc4:7\*const16+adc4:6\*const8+adc4:5\*const4+adc4:4\*const2+adc4:3 |
| 22 | 34 | 16 | adc2:2\*const32768+adc2:1\*const16384+adc3\*const64+adc4:8\*const32+adc4:7\*const16+adc4:6\*const8+adc4:5\*const4+adc4:4\*const2+adc4:3 |
| 23 | 36 | 12 | adc3\*const16+adc4:8\*const8+adc4:7\*const4+adc4:6\*const2+adc4:5 |
| 24 | 40 | 8 | adc3 |
| 25 | 40 | 10 | adc2:2\*const512+adc2:1\*const256+adc3 |
| 26 | 42 | 10 | adc2:4\*const512+adc2:3\*const256+adc2:2\*const128+adc2:1\*const64+adc3:8\*const32+adc3:7\*const16+adc3:6\*const8+adc3:5\*const4+adc3:4\*const2+adc3:3 |
| 27 | 46 | 10 | adc2\*const4+adc3:8\*const2+adc3:7 |
| 28 | 46 | 12 | adc1:2\*const2048+adc1:1\*const1024+adc2\*const4+adc3:8\*const2+adc3:7 |
| 29 | 48 | 8 | adc2 |
| 30 | 48 | 10 | adc1:2\*const512+adc1:1\*const256+adc2 |
| 31 | 48 | 12 | adc1:4\*const2048+adc1:3\*const1024+adc1:2\*const512+adc1:1\*const256+adc2 |
| 32 | 50 | 8 | adc1:2\*const128+adc1:1\*const64+adc2:8\*const32+adc2:7\*const16+adc2:6\*const8+adc2:5\*const4+adc2:4\*const2+adc2:3 |
| 33 | 50 | 10 | adc1:4\*const512+adc1:3\*const256+adc1:2\*const128+adc1:1\*const64+adc2:8\*const32+adc2:7\*const16+adc2:6\*const8+adc2:5\*const4+adc2:4\*const2+adc2:3 |
| 34 | 52 | 8 | adc1:4\*const128+adc1:3\*const64+adc1:2\*const32+adc1:1\*const16+adc2:8\*const8+adc2:7\*const4+adc2:6\*const2+adc2:5 |
| 35 | 58 | 1 | adc1:3 |
| 36 | 59 | 1 | adc1:4 |
| 37 | 60 | 1 | adc1:5 |
| 38 | 61 | 1 | adc1:6 |
| 39 | 62 | 1 | adc1:7 |
| 40 | 63 | 1 | adc1:8 |
|  |  |  |  |
|  | 12 | 10 | adc6:6\*const512+ adc6:5\*const256+ adc6:4\*const128+ adc6:3\*const64+adc6:2\*const32+adc6:1\*const16+adc7:8\*const8+adc7:7\*const4+adc7:6\*const2+adc7:5 |
|  | 22 | 10 | adc5\*const4+adc6:8\*const2+adc6:7 |
|  | 32 | 12 | adc3:4\*const2048+ adc3:3\*const1024+adc3:2\*const512+adc3:1\*const256+adc4 |
|  | 44 | 12 | adc2\*const16+adc3:8\*const8+adc3:7\*const4+adc3:6\*const2+adc3:5 |
|  | 14 | 16 | adc5:6\* const32768+adc5:5\* const16384+adc5:4\*const8192+adc5:3\*const4096+ adc5:2\*const2048+adc5:1\*const1024+adc6\*const4+adc7:8\*const2+adc7:7 |
|  |  |  |  |
|  |  |  |  |